

ГЛАВА 3

СХЕМНЫЕ ЭЛЕМЕНТЫ СИМУЛЯТОРА LTSPICE

3.1. Специальные функции

Имена и текстовый синтаксис

Так как разработчику зачастую приходится анализировать **тестовый список соединений** (netlist), то в основе описания схемных элементов (далее по тексту просто элементов) будет лежать их текстовый синтаксис. Нумерация выводов элементов отражает их порядок следования в строке текстового описания.

Имена элементов: INV, BUF, AND, OR, XOR, DIFFSCHMITT, DIFFSCHMTBUF, DIFFSCHMTINV, SCHMITT, SCHMTBUF, SCHMTINV, DFLOP, VARISTOR, MODULATE и MODULATE2

Текстовый синтаксис: Annn n001 n002 n003 n004 n005 n006 n007 n008 <имя модели> [требуемые параметры].

Эти элементы предназначены для реализации специальных функций и смешанного режима симуляции и являются собственностью корпорации **Linear Technology**. Большинство этих элементов не имеют описания в фирменной документации, хоть и присутствуют в библиотеке. Объясняется это тем, что параметры моделей этих элементов еще не определены окончательно производителем и их свойства могут меняться с каждым обновлением симулятора **LTSpice**.

Элементы INV, BUF, AND, OR и XOR

Элементы INV, BUF, AND, OR и XOR являются идеализированными логическими элементами. Символы этих элементов можно найти в раз-